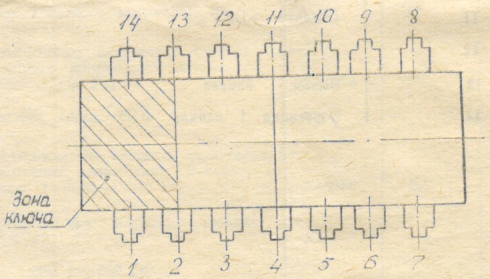
Микросхема К157УД2

ЭТИКЕТКА

Полупроводниковая интегральная микросхема К157УД2 — двухканальный операционный усилитель в пластмассовом корпусе, предназначена для работы в самых различных узлах низкочастотной РЭА, особенно в стереофонической бытовой и студийной аппаратуре записи и воспроизведения звука.

Схема расположения выводов



Масса не более 1,1 г.

Таблица 1

Назначение выводов

Обозначение вывода	Наименование вывода
1	Коррекция 1 канала
2	Вход неинвертирующий 1 канала
3	Вход инвертирующий 1 канала
4	Питание — $U_{п_2}$
5	Вход инвертирующий 2 канала
6	Вход неинвертирующий 2 канала
7	Коррекция 2 канала
8	Коррекция 2 канала
9	Выход 2 канала
10	—
11	Питание $+U_{п_1}$
12	—
13	Выход 1 канала
14	Коррекция 1 канала

Таблица 2

Основные электрические параметры (при температуре (25±10)°С)

Наименование параметра, единица измерения, режим измерения	Буквенное обозначение	Норма	
		не менее	не более
Коэффициент усиления напряжения (при f=0—50 Гц)	$K_{у,U_1}$	50000	—
Коэффициент усиления напряжения (при f=20000 Гц)	$K_{у,U_2}$	300	800
Максимальное выходное напряжение, В	$U_{вых,max}$	±13	—
Напряжение смещения нуля, мВ	$U_{см}$	—	±5
Входной ток, мА	$I_{вх}$	—	500
Разность входных токов, мА	$\Delta I_{вх}$	—	150
Ток потребления, мА	$I_{пот.}$	—	7
Ток короткого замыкания, мА	$I_{к.з.}$	—	45
Коэффициент ослабления синфазных входных напряжений, дБ (при f<50 Гц)	$K_{ос,сф}$	70	—
Частота среза, МГц	$f_{срз}$	1	—
Максимальная скорость нарастания, выходного напряжения, В/мкс (при f=5000—10000 Гц)	$V_{Uвых}$	0,5	—
Коэффициент взаимного проникания, дБ при f=1000 Гц.	$K_{в.п}$	—	—80

Примечание. Нормы параметров приведены при напряжениях питания $U_{п.1}=+15$ В, $U_{п.2}=-15$ В,
f — частота сигнала.

Содержание драгоценных металлов в одной микросхеме: золота

в том числе

золото $3{,}088 \cdot 10^{-5}$ г/мм на 5 выводах (3, 4, 10, 11, 12)

Цветных металлов не содержится.

Сведения о приемке

Микросхема К157УД2 соответствует техническим условиям бКО.348.412 -02 ТУ

Сопроводительный лист № 254

Место для штампа ОТК

Дата

Указания по эксплуатации

1. Указания по эксплуатации микросхем — по ГОСТ 18725-83. Режимы и условия монтажа микросхем в аппаратуре в соответствии с требованиями ОСТ II 073.063.-84 для корпусов типа 2 по ГОСТ 17467-79.

2. Микросхемы пригодны для монтажа в аппаратуре методом групповой пайки или паяльником.

3. При монтаже микросхем допускается обжатие выводов до размера (7,5+0,5) мм и подрезка выводов микросхемы при условии обеспечения величины выступающей части вывода над поверхностью печатной платы в местах пайки не менее 0,5 мм.

При этом необходимо обеспечить отсутствие сколов материала, нарушения покрытия и конструкции выводов микросхем за исключением мест изгиба, выполненных радиусом 0,3 мм.

4. Пайку выводов микросхем необходимо проводить, применяя флюс состоящий из 25—35% канифоли ГОСТ 19113-84 и 75—65% по массе этилового спирта ГОСТ 18300-72 и припой ПОС-61 ГОСТ 21931-76.

5. Запрещается подводить какие-либо электрические сигналы к выводам микросхем, не используемым согласно электрической схеме.

6. В случае проверки параметров устанавливать микросхемы в контактные приспособления необходимо при отсутствии питающих напряжений на выводах контактного устройства.

7. Монтаж и демонтаж микросхем осуществляют только при отключенных источниках питания.

8. В процессе эксплуатации микросхем необходимо принимать меры защиты их от воздействия статического заряда. Требования и методы защиты от статического электричества должны проводиться согласно ОСТ II 073.062-84 «Микросхемы интегральные и приборы полупроводниковые. Требования и методы защиты от статического электричества в условиях производства и применения».

Допустимое значение статического потенциала 100 В.

Зам. 1815